U 2716 C

Elektrisch programmierbarer, UV-löschbarer (2 k x 8) Bit Festwertspeicher (EPROM)

A7 [7	24] U _{CC}	8 0— AB 7 0— A1 EPRO	DØ - 9	Bezeichnung der Anschlüsse			
A6 2	23 A 8	$ \begin{array}{cccccccccccccccccccccccccccccccccccc$		A0 bis A10	Adreßeingänge		
A5 3	22 A 9	50— A3	03 -013	$\overline{ ext{CE}}$	Chipaktivierung		
A4 4 A3 5	20 \(\overline{\interior} \ov	4° A4 3° A5	D4 -014 D5 -015	$\overline{\text{OE}}$	Eingang zur Frei-		
A2 6	18 A 18	20-16	D6		gabe der Ausgänge		
A1 🛛 7	<i>18</i> □ <i>ĈĒ</i>	10 A7 23 A8	D7 -017	${\tt U}_{ m PR}$	Programmiereingang		
	17 D 7	22°— A9		D0 bis D7	Datenein-/		
01 10	15 05	19 ~ A 10 18 ~ CE			-ausgänge		
02 11	14 704	200 OE					
Uss 12	13 D3	210-UPR					

Anschlußbelegung und Schaltzeichen

Typstandard: TGL 43077

Bauform: DIP-24, Keramik (Bild 11)

Bigenschaften

- Alle Ein- und Ausgänge sind TTL-kompatibel,

- mintata Augginga hidinaktianala Datanning
- Tristate-Ausgänge, bidirektionale Datenpins,
- Reduzierung der Stromaufnahme im Standby-Modus auf ca. 25 %,
- zum Programmieren werden 50 ms-Impulse mit TTL-Pegel verwendet,
- byteweises Programmieren ist möglich,
- 24poliges DIL-Keramikgehäuse mit UV-durchlässigem Fenster.

Ausgewählte Kennwerte

Kennwert	Kurz- zeichen	Meßbedingung	min.	typ.	max.	Einheit
Betriebsspannung	U _{CC}		4,75		5,25	V
Programmierspannung im Nichtprogrammierzustand	UPRR		$U_{\rm CC}^{-0,6}$	5	U _{CC} +0,	6 V
Stromaufnahme	ICCOP	U 2716 C 39; U 2716 C 45			100	m A
	,I _{CCOP}	U 2716 C 35			120	m A
Stromaufnahme im	ICCR	U 2716 C 39;			25	m A
Ruhebetrieb		U 2716 C 45				:
	ICCR	U 2716 C 35			30	mA
Programmierspannung	UPR				25+1	V
Zugriffszeit	tAVDV	U 2716 C 35		ļ	350	ns
	tAVDV	U 2716 C 39			390	ns
	tAVDV	U 2716 C 45			450	ns

