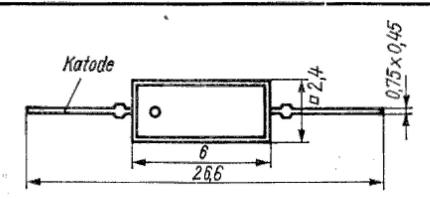
Silizium-Planar-Diode im Plastgehäuse für Anwendungen in der Digital-, NF- und HF-Technik, vorzugsweise als mittelschneller Schalter in Logikschaltungen.



Grenzwerte (gültig bis 9jmax)

Sperrgleichspannung	Ur	25 V
Durchlaßgleichstrom	lF	30 mA
Scheiteldurchlaßstrom	IFM	60 mA
Sperrschichttemperatur	ϑ_1	+125 °C
Betriebstemperaturbereich	Չ a ∞	–25 +100 °C
Lagerungstemperaturbereich	$\vartheta_{ ext{stg}}$	-55 +125 °C
Gesamtverlustleistg.	Ptot	100 mW
bei ∂a = 25 °C		

Statische Kennwerte

Durchlaßspannung	UF	≧ 0,50 V
IF = 0,1 mA, ∂₀ = 25 °C Durchlaßspannung	UF	≦ 0,81 V
if = 3,0 mA, θ _a = 25 °C Sperrstrom	lR	≦ 40 nA
$U_R = 25 \text{ V}, \vartheta_a = 25 ^{\circ}\text{C}$ Sperrstrom	l _R	≤ 300 nA
Lip - 25 V A 45 °C	1	

Dynamische Kennwerte bei $\vartheta_a = 25\,^{\circ}\text{C}$

Kapazität	c.	≦	8 pF
$U_R = 0 \text{ V, } f = 0.5 \text{ MHz}$		_	/E
Sperrerholungszeit beim Schalten von	trr	\geq	65 ns
$I_F = 10 \text{ mA}$ auf $U_R = 6 \text{ V}$	1		
gemessen bei	×		
iR = 1 mA: $RL = 50 Ohm$			