

Bild 3 (DIP-14, Plast)

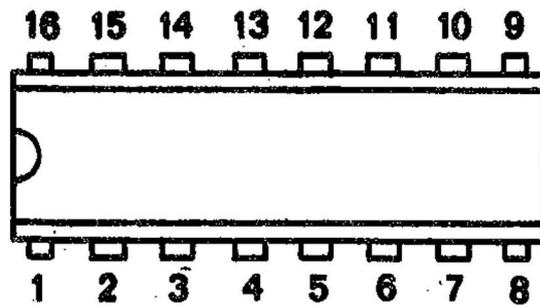
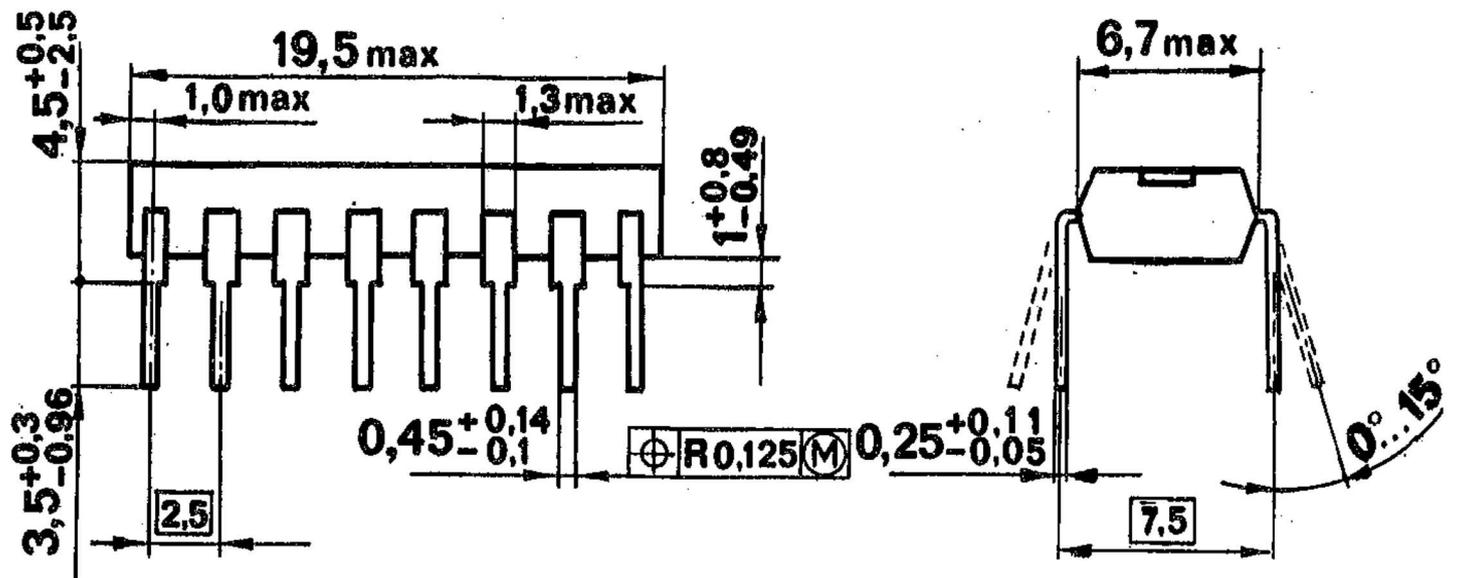


Bild 4 (DIP-16, Plast)

C 520 D

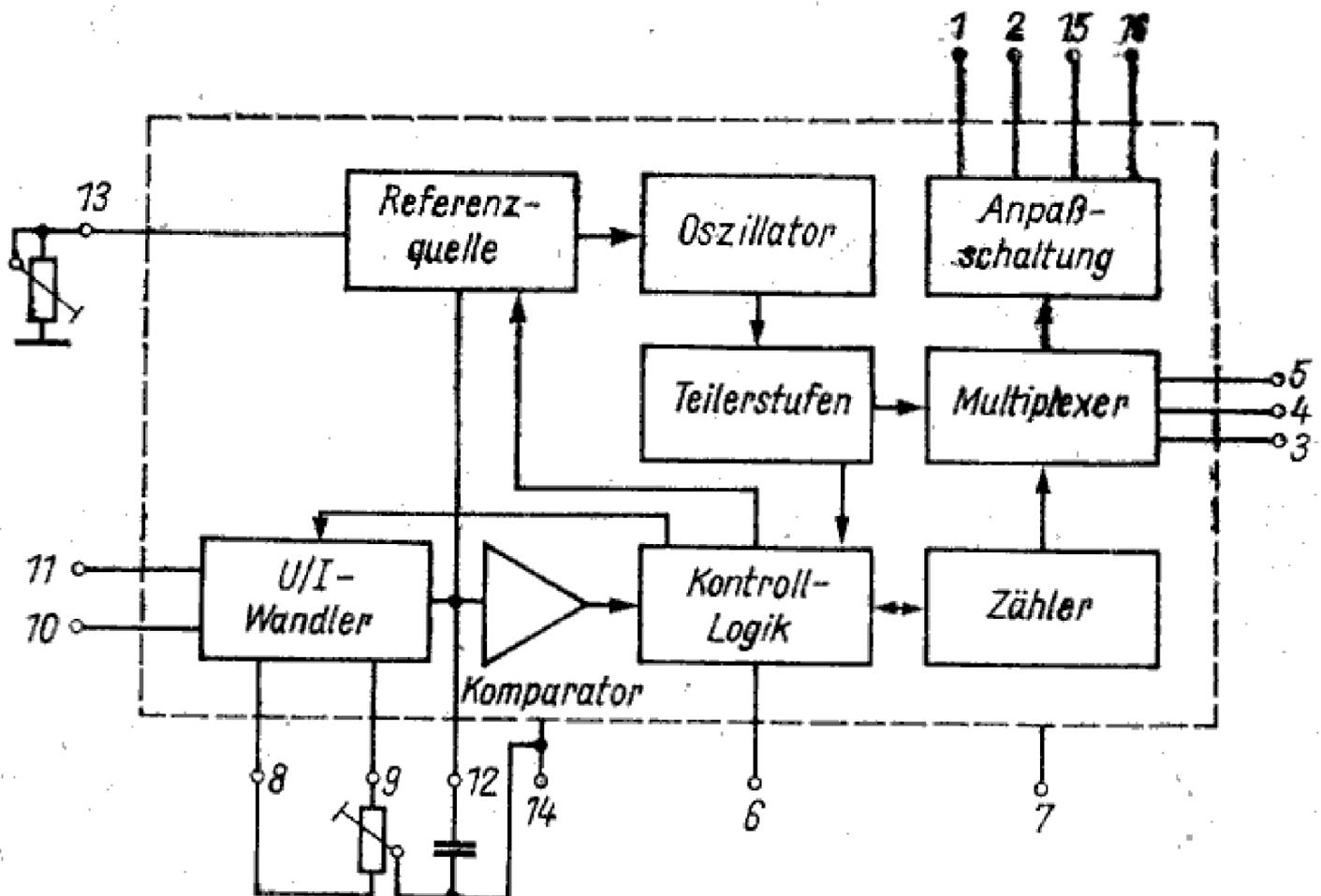
Integrierter 3-Digit-Analog/Digital-Wandler nach dem Dual-Slope-Verfahren (2-Flanken-Integration) zum Aufbau von dreistelligen digitalen Anzeigergeräten

Bauform 5

Anschlußbelegung

- | | |
|------------------------------------------------|-----------------------------------|
| 1 BCD-Datenausgang Q_B | 7 Masse |
| 2 BCD-Datenausgang Q_A | 8 Nullpunktpotentiometer Np 1 |
| 3 NSD-Digitalausgang
(folgendes Digit) | 9 Nullpunktpotentiometer Np 2 |
| 4 MSD-Digitalausgang
(höchstwertiges Digit) | 10 I_L -Eingang „low“ |
| 5 ISD-Digitalausgang
(letztes Digit) | 11 I_H -Eingang „high“ |
| 6 Hold-Geschwindigkeits-
umschaltung | 12 I_C -Integrationskondensator |
| | 13 Endwertabgleich |
| | 14 Betriebsspannung U_{CC} |
| | 15 BCD-Datenausgang Q_C |
| | 16 BCD-Datenausgang Q_D |

Blockschaltung



Grenzwerte, gültig für den Betriebstemperaturbereich

		min.	max.	
Betriebsspannung	U_{CC}	0	+7	V
Eingangsspannung am Anschluß 11	U_{IH}	-15	+15	V
Eingangsspannung am Anschluß 10	U_{IL}	-15	+15	V
Spannung an den BCD- und Digit-Ausgängen	U_{OH}	0	+7	V
Spannung am Anschluß 6	U_6	0	+7	V
Betriebstemperaturbereich	ϑ_a		+70	°C

Statische Kennwerte ($\vartheta_a = 25\text{ °C} - 5\text{ K}$, $U_{CC} = 4,5 \dots 5,5\text{ V}$)

Stromaufnahme $U_6 = 5\text{ V}$	I_{CC}		20	mA
Gleichtakteingangsspannung $U_1 = \pm 200\text{ mV}$	U_{OM}	-200	+200	mV
L-Ausgangsspannung der BCD-Codeausgänge $I_{OL} = 1,6\text{ mA}$	U_{OL}		0,4	V
Fehler ¹⁾			0,1 %	± 1 Digit

¹⁾ Die Fehlermessung erfolgt nach dem Abgleich des Nullpunktes und des Endwertes bei den angegebenen Einstellwerten